

Análise CA para o TBJ

Objetivo da Aula



 Conhecer o modelo r_e aplicado na representação do TBJ à análise CA.

Conteúdo Programático



Modelo r_e;

- Para emissor-comum;
- Para base-comum;
- Para coletor-comum;

Aplicação para configuração emissor-comum.

Construção de Conhecimento esperado



 Após esta aula, o aluno deverá ser capaz de compreender e aplicar o modelo r_e para análise CA do TBJ a pequeno sinal.



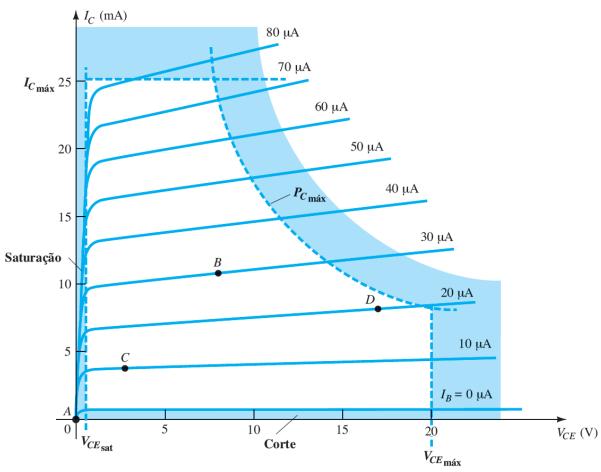
- Polarização
 - Preparação para o transistor operar.
 - Região de operação
 - Ativa;
 - Corte;
 - Saturação.
- Amplificação
 - Injeção de sinais alternados (AC) para amplificação
 - V_{in} sinal de entrada
 - V_{out} sinal de saída



- Amplificação
 - Sinal de baixa amplitude é convertido em sinal de alta amplitude.
 - Energia é fornecida pela fonte DC que alimenta o circuito transistorizado.
 - Após polarização do transistor
 - Estabelece-se ponto de operação para amplificação.
 - Usa-se modelo representativo do transistor para facilitar análise de amplificação (análise AC).



Amplificação





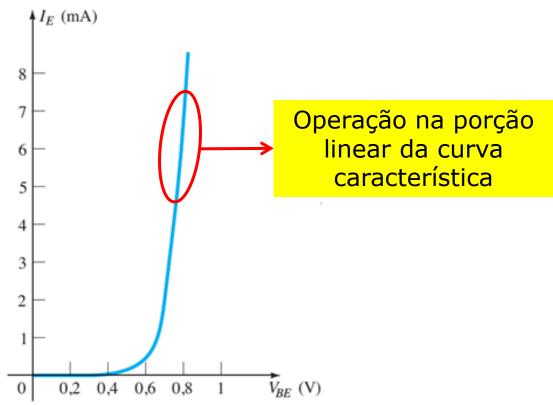
Amplificação

Modelagem do transistor

• Substituição do transistor por um conjunto de componentes mais simples (diodos, resistores, capacitores, etc.) para facilitar a compreensão do seu funcionamento nas condições de operação (polarização).



- Análise em pequeno sinal
 - Exemplo base-comum

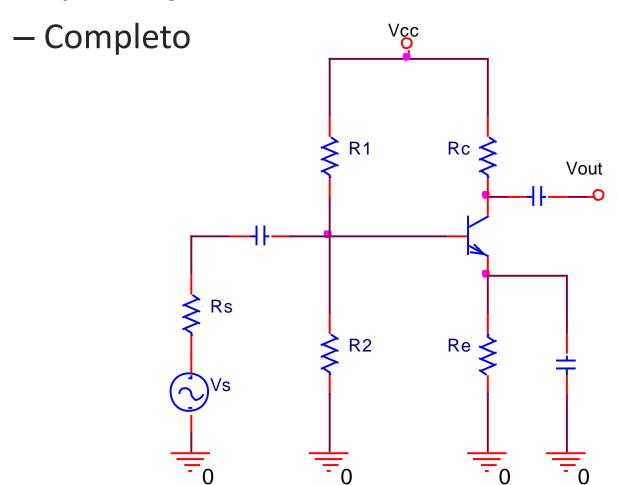




- Amplificação
 - Ação dos capacitores
 - Na polarização circuito aberto
 - Análise DC;
 - Somente fontes DC ativadas.
 - Na amplificação curto-circuito
 - Análise AC;
 - Somente fontes AC ativadas;
 - Capacitâncias escolhidas para garantir um curto-circuito efetivo para uma faixa de freqüências;
 - Lembrar: $X_c = 1/(j\omega C)$.

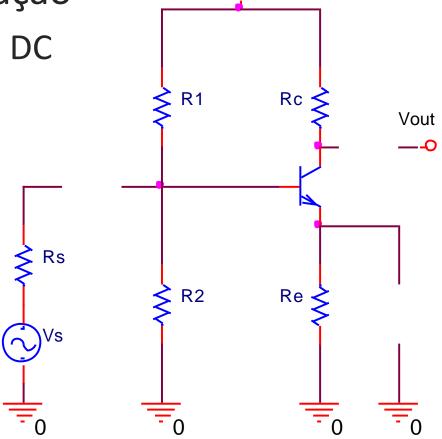


Amplificação



UTFPR DARLT - UTFPR - PARAME

- Amplificação
 - Análise DC



Vcc

Determinar as grandezas de polarização de interesse (I_C , V_{CE} , etc.)



Amplificação Análise AC Rc R1 Vout Rs R2 Re ۷s

Determinar as grandezas de interesse (I_i, I_o, Z_i, etc.)



O que torna possível a análise de circuitos com TBJ dessa forma?

"O teorema da superposição é aplicável à análise e ao projeto das componentes CC e CA de um circuito contendo TBJ, permitindo a separação da análise das respostas CC e CA."



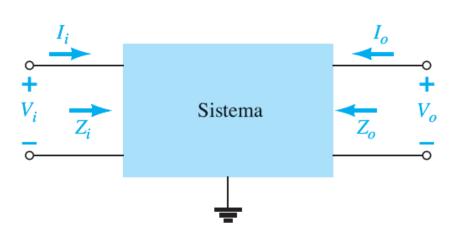
Obtenção do equivalente CA para o TBJ

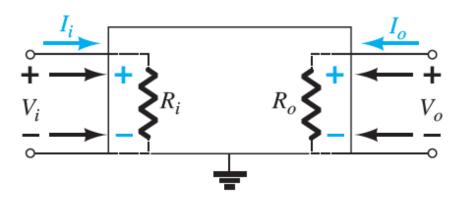
Substituir as fontes de tensão CC por um curto-circuito. Substituir todos os capacitores por um curto-circuito. Remover todos os elementos que ficaram em paralelo com os curtos-circuitos introduzidos. Redesenhar o circuito de modo conveniente.



- Análise AC
 - Circuito equivalente para análise AC

Definição dos parâmetros



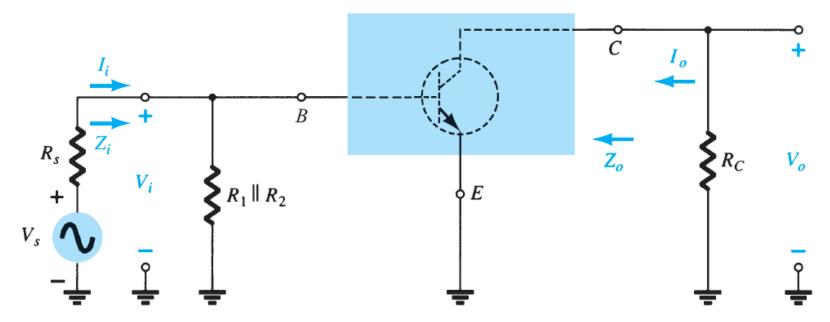


Polaridade e sentido das correntes



- Análise AC
 - Circuito equivalente para análise AC

Circuito CA equivalente do transistor para pequenos sinais





Amplificação (grandezas de interesse)

- Impedância de entrada

•
$$Z_{in} = V_{in} / I_{in}$$

- Impedância de saída

•
$$Z_{out} = V_{out} / I_{out}$$

– Ganho de tensão

•
$$A_v = V_{out} / V_{in}$$

Ganho de corrente

•
$$A_i = I_{out} / I_{in}$$

– Obs: V_{in}, V_{out}, I_{in}, I_{out} são senoidais!



Amplificação

- Impedância de entrada
 - Cuidado com casamento de impedância
 - Garantir que $V_s \approx V_{in}$
 - Deve ser elevada
 - Máximo de tensão alimente amplificador
- Impedância de saída
 - "Impedância observada nos terminais de saída quando os terminais de entrada são curto-circuitados"



Amplificação

– Ganho de tensão

- Medido sem carga (circuito aberto na saída)
- A_v sem carga > A_v com carga
- Ganho de corrente
 - Medido com carga
 - Precisamos de corrente fluindo na saída.



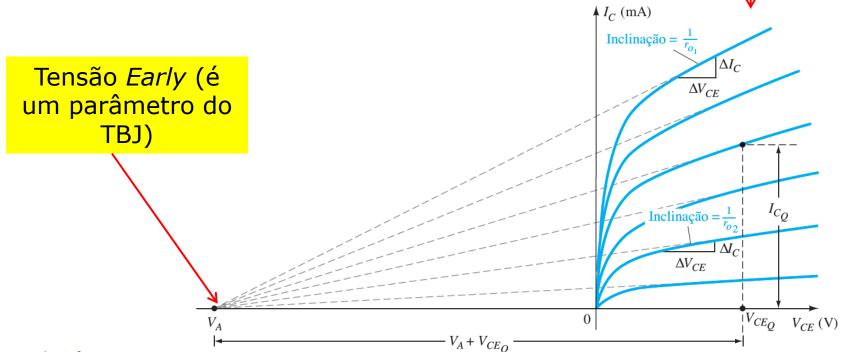
"O modelo r_e é o mais popular pois, tem a vantagem de que os parâmetros utilizados (r_e , r_o , β) são definidos pelas condições reais de operação."



Modelo r_e

I_b aumenta – Aumento da inclinação – diminui a impedância de saída

- Caracterizando a impedância de saída:



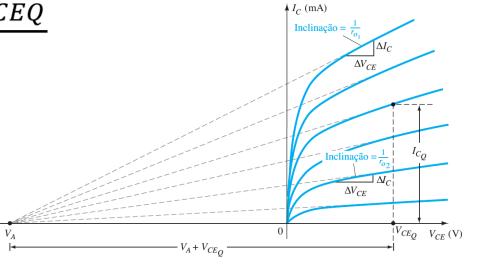


- Modelo r_e
 - Caracterizando a impedância de saída:

$$r_o = \frac{\Delta V}{\Delta I} = \frac{V_A + V_{CEQ}}{I_{CQ}}$$

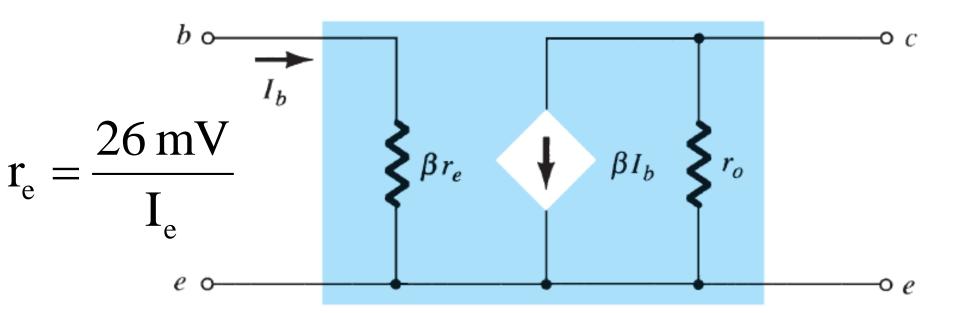
- Como $V_A >> V_{CEQ}$

$$r_o \cong \frac{V_A}{I_{CQ}}$$



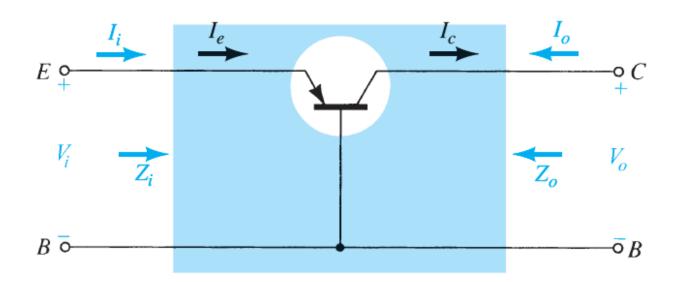


- Modelo r_e
 - Portanto o modelo completo r_e para a configuração emissor-comum é:



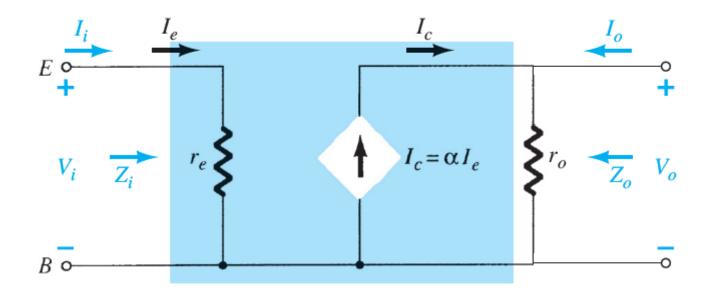


- Modelo r_e
 - Para a configuração base-comum, o desenvolvimento do modelo é análogo ao emissorcomum:





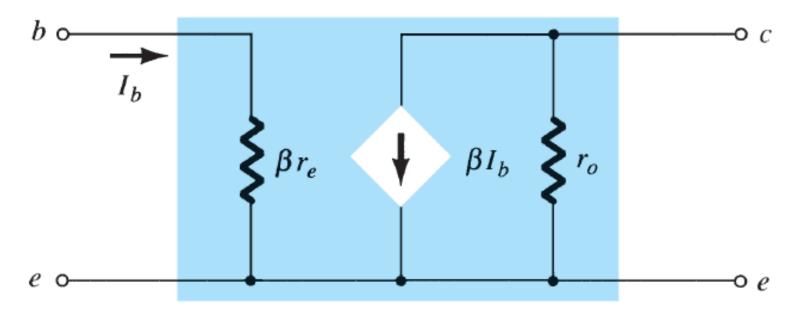
- Modelo r_e
 - Modelo completo para a configuração Base-Comum:



Impedância de entrada baixa – basicamente R_e Impedância de saída elevada



- Modelo r_e
 - Configuração coletor-comum
 - É similar ao modelo desenvolvido para a configuração emissor-comum.

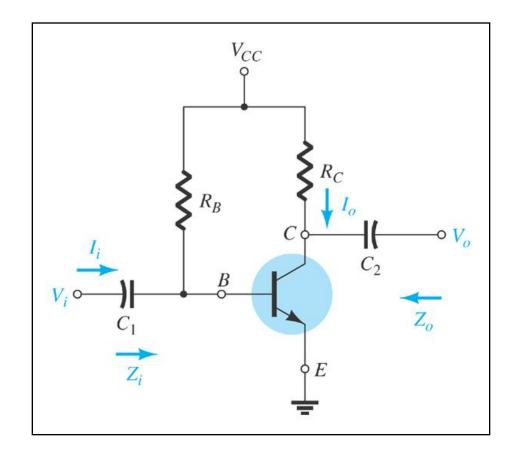




Para polarização fixa

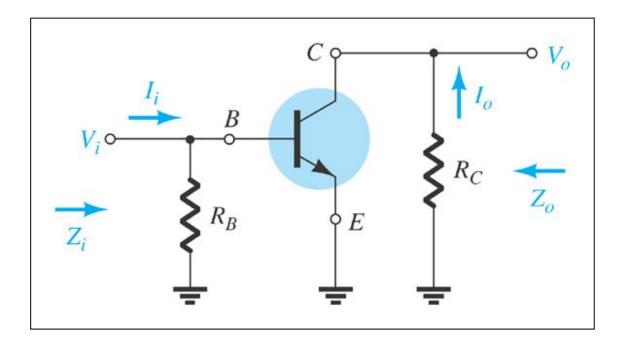
• A entrada é aplicada à base

• A saída é retirada do coletor





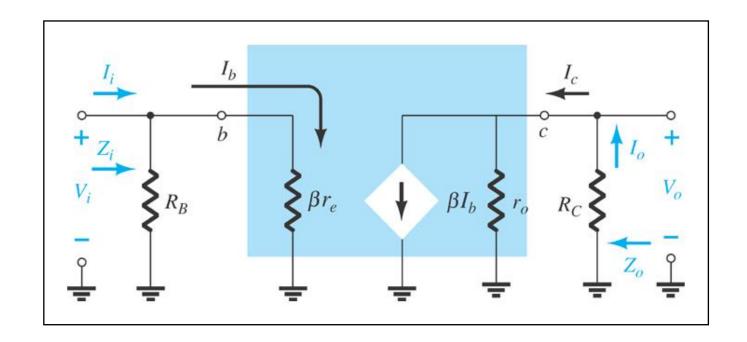
- Para polarização fixa
 - Circuito equivalente para análise CA



CA equivalente



- Para polarização fixa
 - Circuito equivalente para análise CA



Análise do Modelo r

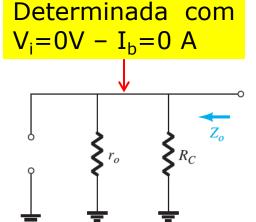


- Para polarização fixa
 - Grandezas de interesse

Impedância de entrada:

$$Z_i = R_B || \beta R_e$$

$$Z_i \cong \beta R_e \Big|_{R_B \ge 10r_e}$$



Impedância $Z_o = R_c || r_o$ de saída: $Z_o \cong R_c || r_o \ge 10R_c$

$$Z_{o} = R_{c} || r_{o}$$

$$Z_{o} \cong R_{c} ||_{r > 10}$$

Ganho de tensão:

$$V_o = -\beta I_b (R_c // r_o)(1)$$

$$I_b = \frac{V_i}{\beta r_o}(2)$$

Substituindo (2) em (1):

$$V_o = -\beta (\frac{V_i}{\beta r_o}) (R_c // r_o)$$

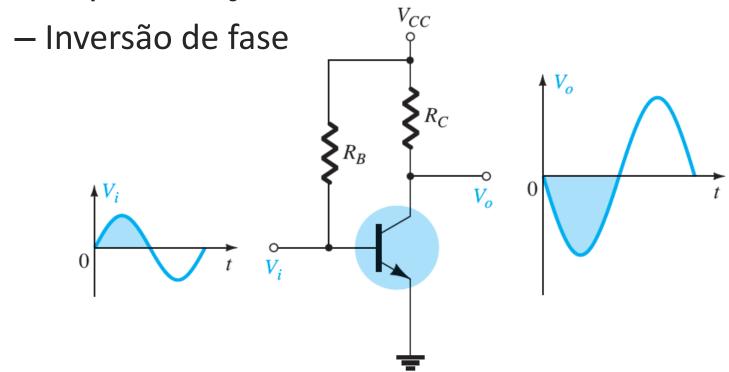
$$A_{V} = \frac{V_{o}}{V_{i}} = -\frac{(R_{C}||r_{o})}{r_{e}}$$

$$A_{v} = -\frac{R_{c}}{r_{e}}\Big|_{r_{o} \ge 10R_{c}}$$

Inversão de fase



Para polarização fixa



 βI_B estabelece uma corrente através de R_C que resultará em uma tensão sobre R_C que é o posto da convenção adotada para V_o .



- Para polarização fixa
 - Grandezas de interesse Ganho de corrente

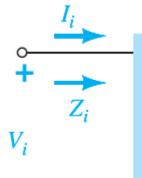
Definição ganho corrente:

$$A_i = \frac{I_0}{I_i} \ (1)$$

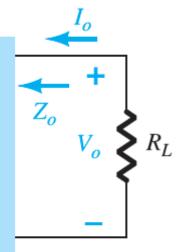
Lei de Ohm a entrada e saída:

$$I_i = \frac{V_i}{Z_i} \ (2)$$

$$I_0 = -\frac{V_0}{R_L}$$
 (3)



Sistema



Sentido de corrente oposto ao indicado.



Para polarização fixa

Grandezas de interesse – Ganho de corrente

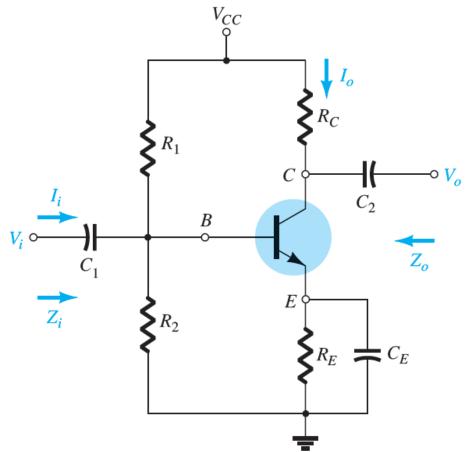
• Substituindo (2) e (3) em (1):

$$A_i = -\frac{V_0}{V_i} \times \frac{Z_i}{R_L} = -A_V \frac{Z_i}{R_L}$$



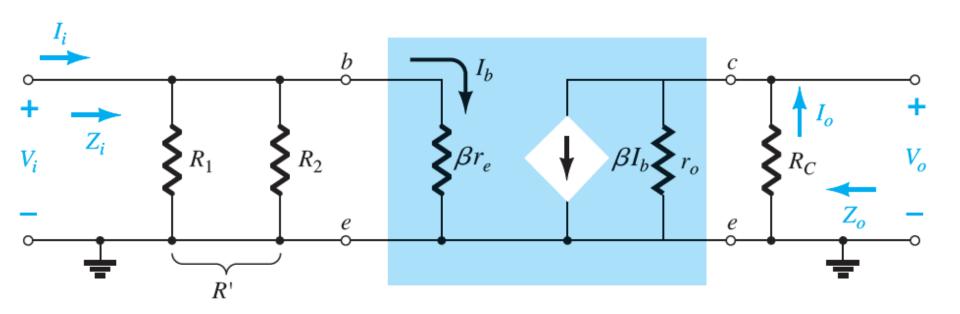


Para polarização por divisor de tensão





Para polarização por divisor de tensão





Para polarização por divisor de tensão

Grandezas de interesse

Impedância de entrada

$$R' = R_1 || R_2$$

 $Z_i = R' || \beta r_2$

$$Z_{o} = R_{C} \parallel r_{o}$$

$$Z_o \cong R_C \Big|_{r_o \ge 10R_C}$$

Ganho de tensão:

$$V_o = -\beta I_b (R_c // r_o)(1)$$

$$I_b = \frac{V_i}{\beta r_e}(2)$$

Ganho de corrente

Substituindo (2) em (1):

$$V_o = -\beta (\frac{V_i}{\beta r_o}) (R_c // r_o)$$

Inversão de fase

$$A_{v} = \frac{V_{o}}{V_{i}} = \frac{\langle R_{c}||r_{o}\rangle}{r_{e}}$$

$$A_{v} = -\frac{R_{C}}{r_{e}}\Big|_{r_{o} \ge 10R_{C}}$$

$$A_i = -\frac{V_0}{V_i} \times \frac{Z_i}{R_L} = -A_V \frac{Z_i}{R_L}$$

Referências Utilizadas



- BOYLESTAD, Robert L.; NASHELSKY, Louis.
 Dispositivos eletrônicos e teoria de circuitos. 11.
 ed. São Paulo: Pearson education do Brasil, 2013.
- SEDRA, Adel S.; SMITH, Kenneth C.. Microeletrônica. 5ed. São Paulo: Pearson Prentice Hall, 2007.
- MALVINO, Albert Paul. Eletrônica. 4. ed. São Paulo: Makron, c1997. 2v.



Obrigado pela Atenção!

Prof. Dr. Ulisses Chemin Netto – ucnetto@utfpr.edu.br

Departamento Acadêmico de Eletrotécnica – DAELT – (41)3310-4626

Av. Sete de Setembro, 3165 - Bloco D – Rebouças - CEP 80230-901

Curitiba - PR - Brasil